

TD 6

Exercice 1 :

- 1) Est-ce que le traitement d'une interruption peut être interrompu ?
- 2) Pourquoi les périphériques d'E/S place-t-il un vecteur d'interruption sur le bus, au moment de l'acquittement de leur demande d'interruption ?
- 3) Lorsqu'un signal d'interruption arrive est-ce que le CPU s'arrête immédiatement après ?
- 4) Comment le pilote de périphérique s'intègre dans le S.E.

Exercice 2 :

On considère un système d'interruption à plusieurs niveaux de priorités pour un ordinateur doté d'une imprimante, d'un disque et d'un clavier connecté à distances dont les priorités sont respectivement 2, 4 et 5.

- 1) Représentez par un schéma la prise en compte des interruptions émanant de ces trois périphériques lorsqu'un utilisateur est entrain de d'exécuter un programme P (P commence à l'instant $t=0$, l'Imprimante $t=10$; Disque $t=25$; clavier distant $t=20$).

Les routines des interruptions de l'imprimante, du disque et du clavier distant durent chacune 15 unités de temps.

- 2) Interprétez le schéma ?